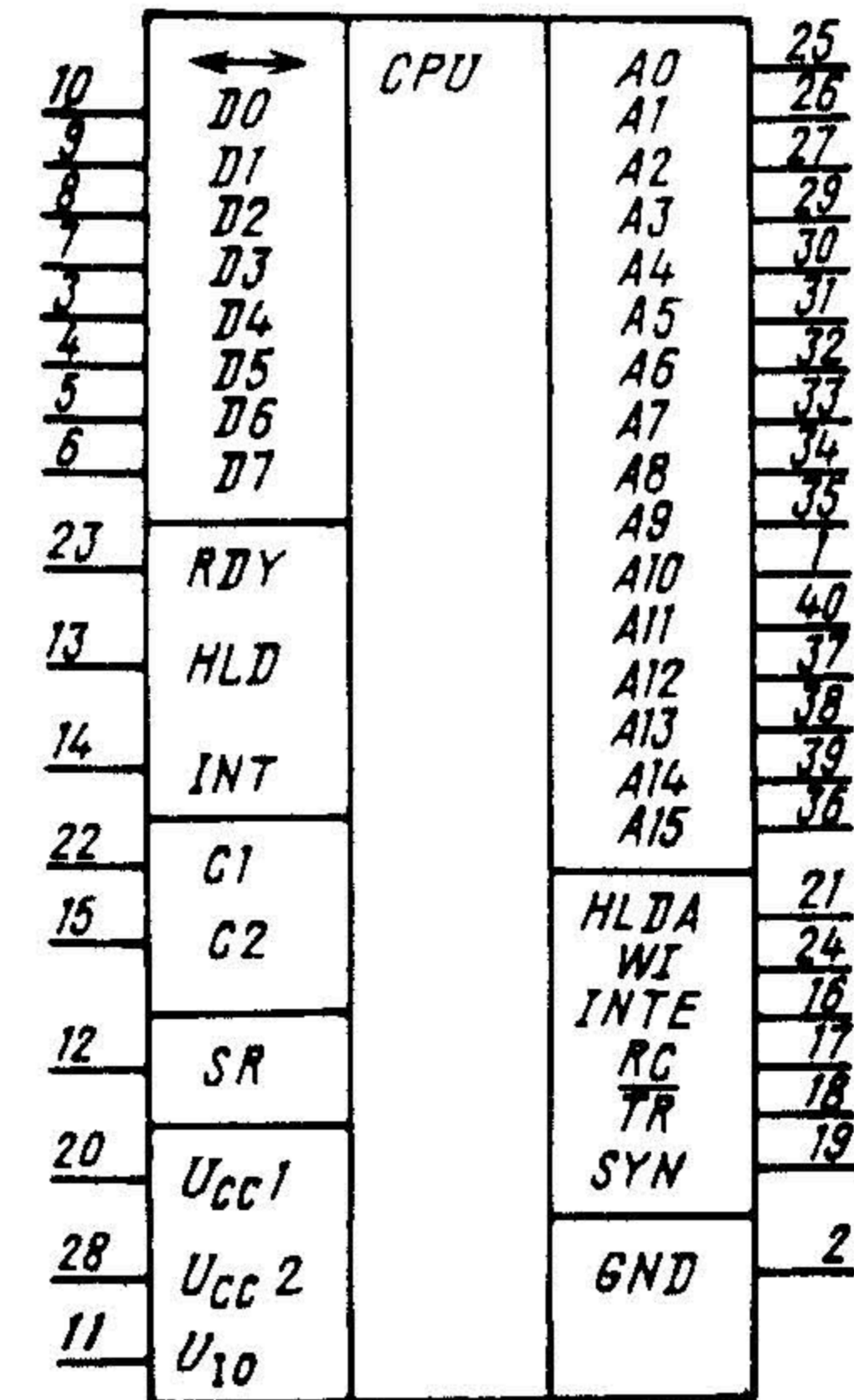


Микросхема КР580ВМ80А — функционально законченный однокристалльный параллельный 8-разрядный микропроцессор с фиксированной системой команд, применяется в качестве центрального процессора в устройствах обработки данных и управления.

Микропроцессор имеет отдельные 16-разрядный канал адреса и 8-разрядный канал данных. Канал адреса обеспечивает прямую адресацию внешней памяти объемом до 65536 байт, 256 устройств ввода и 256 устройств вывода.

Функциональное назначение выводов микропроцессора

Вывод	Обозначение	Функциональное назначение
1, 25—27 29—40	A10, A0—A2 A3—A9, A15, A12—A14, A11	Шина адреса
2	GND	Общий
3—10	D4—D7, D3—D0	Двухнаправленная шина данных
11	U ₁₀	Напряжение смещения —5 В
12	RESET	Установка в исходное состояние
13	HOLD	Захват
14	INT	Запрос прерывания
15, 22	C2, C1	Тактовые сигналы
16	INTE	Разрешение прерывания
17	DBIN	Прием информации
18	WR	Выдача информации
19	SYNC	Сигнал синхронизации начала цикла
20	U _{cc1}	Напряжение питания +5 В
21	HLDA	Подтверждение захвата
23	RDY	Сигнал «Готовность»
24	WAIT	Сигнал «Ожидание»
28	U _{cc2}	Напряжение питания +12 В



Условное графическое обозначение
КР580ВМ80А