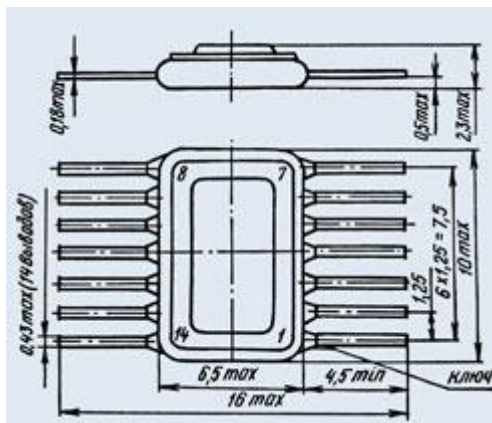


K134TB14



K134TB14

Цифровая микросхема серии ТТЛ.

Микросхемы K134TB14 представляют собой двойной JK-триггер.

Содержит 88 интегральных элемента.

Корпус типа 401.14-3, масса не более 0,35 г.

Общие рекомендации по применению K134TB14:

Температура пайки (235 ± 5)°C, расстояние от корпуса до места пайки не менее 1 мм, продолжительность пайки не более $2 \pm 0,5$ с.

Для микросхем, подлежащих автоматизированной сборке, температура пайки 265°C, продолжительность пайки не более 4 с.

Минимальное расстояние от корпуса до места изгиба $1 \pm 0,5$ мм. Число допустимых перепаек выводов при проведении монтажных операций не более 2.

Допустимое значение статического потенциала 100 В.

Для случайных помеховых сигналов, превышающих по амплитуде режимы, указанные в ТУ, и для случаев кратковременных нарушений стабилизации питающих напряжений допускается кратковременное (не более 5 мс) напряжение питания, равное 7 В. Подключение напряжения питания на выход микросхемы допускается только от источника питающего напряжения данной микросхемы через эквивалентное сопротивление, обеспечивающее выходные токи не более указанных в ТУ.

Неиспользуемые входы одной ячейки многоэмиттерного транзистора рекомендуется объединять с одним из используемых входов или подключать к источнику питания через резистор с сопротивлением $1 \text{ кОм} \pm 10\%$, при этом к одному резистору можно подключить до 20 свободных входов.

Необходимо учитывать, что при объединении неиспользуемых входов с одним из используемых нагрузочная способность по высокому уровню определяется числом подключенных входов. Неиспользуемые входы можно также подключать к выходам неиспользуемых вентилях, при этом выходы последних следует подключать к низкому уровню или заземлять.

С целью исключения сбоев в работе микросхем необходимо обеспечить длительность фронтов входного сигнала не более 200 нс.