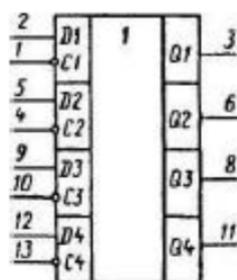


K155ЛП8, КМ155ЛП8

Микросхемы представляют собой 4 буферных элемента с тремя состояниями и общей шиной. Содержат 108 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и типа 201.14-8, масса не более 2,2 г.



Условное графическое обозначение К155ЛП8

Назначение выводов: 1 - управляющий вход C1; 2 - информационный вход D2; 3 - выход Q1; 4 - управляющий вход C2; 5 - информационный вход D2; 6 - выход Q2; 7 - общий; 8 - выход Q3; 9 - информационный вход D3; 10 - управляющий вход C3; 11 - выход Q4; 12 - информационный вход D4; 13 - управляющий вход C4; 14 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	$5 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq 0,4 \text{ В}$
Выходное напряжение высокого уровня	$\geq 2,4 \text{ В}$
Напряжение на антиволноном диоде	$\geq -1,5 \text{ В}$
Входной ток низкого уровня	$\leq -1,6 \text{ мА}$
Входной ток высокого уровня	$\leq 0,04 \text{ мА}$
Входной пробивной ток	$\leq 1 \text{ мА}$
Ток короткого замыкания	$-28 \dots -70 \text{ мА}$
Выходной ток при запрещении $I^3_{\text{вых}}$	$\leq \pm 40 \text{ мА}$
Ток потребления	$\leq 54 \text{ мА}$
Потребляемая статическая мощность на 1 логический элемент	$\leq 70,9 \text{ мВт}$
Время задержки распространения сигнала запрещения в состоянии лог. 0	$\leq 13 \text{ нс}$
Время задержки распространения сигнала запрещения в состоянии лог. 1, $t^{1,3}_{\text{адр}}$	$\leq 9 \text{ нс}$
Время задержки распространения при включении	$\leq 18 \text{ нс}$

1

Время задержки распространения при выключении	$\leq 13 \text{ нс}$
Время задержки распространения сигнала разрешения в состоянии лог. 0	$\leq 25 \text{ нс}$
Время задержки распространения сигнала разрешения в состоянии лог. 1	$\leq 17 \text{ нс}$

Примечание: $I^3_{\text{вых}}$ - ток, протекающий в выходной цепи схемы в третьем состоянии «отклонение от нагрузки»;

$t^{1,3}_{\text{адр}}$ - время, за которое ИС переходит из состояния лог. 1 в третье состояние при подаче на управляющий вход сигнала запрещения.