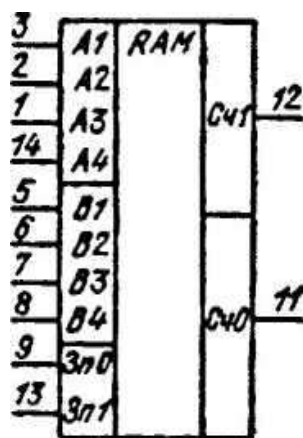


К155РУ1, КМ155РУ1

Микросхемы представляют собой оперативное запоминающее устройство на 16 бит (16 слов x 1 разряд) со схемами управления. Содержат 112 интегральных элементов. Корпус типа 201.14-2, масса не более 1 г и типа 201.14-8, масса не более 2,2 г.



Условное графическое обозначение К155РУ1, КМ155РУ1

Назначение выводов: 1, 2, 3, 14 - адреса А3, А2, А1, А4; 4 - напряжение питания; 5, 6, 7, 8 - адреса В1, В2, В3, В4; 9 - вход усилителя записи лог. 0; 10 - общий; 11 - выход усилителя считывания лог. 0; 12 - выход усилителя считывания лог. 1; 13 - вход усилителя записи лог. 1.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение лог. 0 усилителя считывания «0» в режиме выборки	≤ 0,4 В
Выходное напряжение лог. 0 усилителя считывания «1» в режиме выборки.....	≤ 0,4 В
Выходное напряжение лог. 0 усилителя считывания «1» в режиме полувыборки.....	≤ 0,4 В
Напряжение на антизвонном диоде	≥ 1,5 В
Входной ток лог. 0 усилителя записи «0» и «1».....	≤ -1,6 мА
Входной ток лог. 1 усилителя записи «0» и «1».....	≤ 0,04 мА
Входной ток лог. 0 по адресным шинам А и В	≤ -11 мА
Входной ток лог. 1 по адресным шинам А и В.....	≤ -0,28 мА
Входной пробивной ток по входам усилителей записи	≤ 1 мА
Выходной ток усилителя считывания «1» в режиме выборки.....	≤ 0,25 мА
Выходной ток лог. 1 усилителя считывания «0» в режиме полувыборки.....	≤ 0,25 мА

Выходной ток лог. 1 усилителя считывания «0» в режиме выборки	≤ 0,25 мА
Выходной ток лог. 1 усилителя считывания «1» в режиме полувыборки.....	≤ 0,25 мА
Ток потребления	≤ 91 мА
Потребляемая статическая мощность на 1 бит	≤ 29,9 мВт
Время восстановления после записи	≤ 60 нс
Время считывания информации лог. 1 по адресным шинам А1 и В1	≤ 45 нс
Время считывания информации лог. 1 по адресным шинам А1 и В1	≤ 25 нс
Время считывания информации лог. 0 по адресным шинам А1-А4, В1	≤ 30 нс