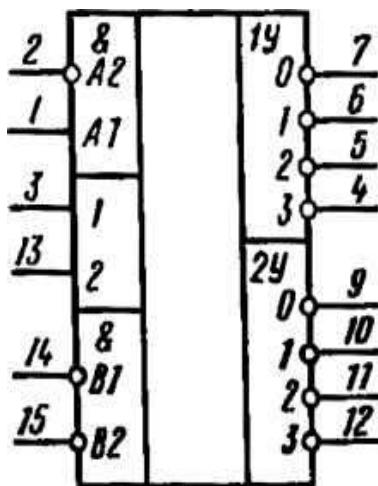


К555ИД4, КМ555ИД4

Микросхемы представляют собой сдвоенный дешифратор-мультиплексор 2-4. Содержат 171 интегральных элементов. Корпус типа 238.16-1, масса не более 1,2 г.



Условное графическое обозначение К555ИД4, КМ555ИД4

Назначение выводов: 1 - вход $A1$; 2 - вход $\overline{A2}$ (строб); 3 - вход 1 (выбор); 4 - выход $1\overline{Y3}$; 5 - выход $1\overline{Y2}$; 6 - выход $1\overline{Y1}$; 7 - выход $1\overline{Y0}$; 8 - общий; 9 - выход $2\overline{Y0}$; 10 - выход $2\overline{Y1}$; 11 - выход $2\overline{Y2}$; 12 - выход $2\overline{Y3}$; 13 - вход 2; 14 - вход $\overline{B1}$; 15 - вход $\overline{B2}$; 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	? 2,7 В
Ток потребления	≤ 10 мА
Входной ток низкого уровня	≤ -0,36 мА
Входной ток высокого уровня	≤ 0,02 мА
Потребляемая мощность	52,5 мВт
Время задержки распространения при включении по выводам:	
- от 14 до 9, 10, 11, 12; от 2 до 4, 5, 6, 7; от 15 до 9, 10, 11, 12;	
от 3 до 6, 7, 9, 10; от 13 до 5, 7, 9, 11; от 3 до 4, 5, 11, 12;	
от 13 до 4, 6, 10, 12	≤ 30 нс
- от 1 до 4, 5, 6, 7	≤ 27 нс
Время задержки распространения при выключении по выводам:	
- от 14 до 9, 10, 11, 12; от 2 до 4, 5, 6, 7; от 15 до 9, 10, 11, 12;	
от 3 до 6, 7, 9, 10; от 13 до 5, 7, 9, 11	≤ 15 нс

- от 3 до 4, 5, 11, 12; от 13 до 4, 6, 10, 12≤26 нс
- от 7 до 4, 5, 6, 7≤27 нс