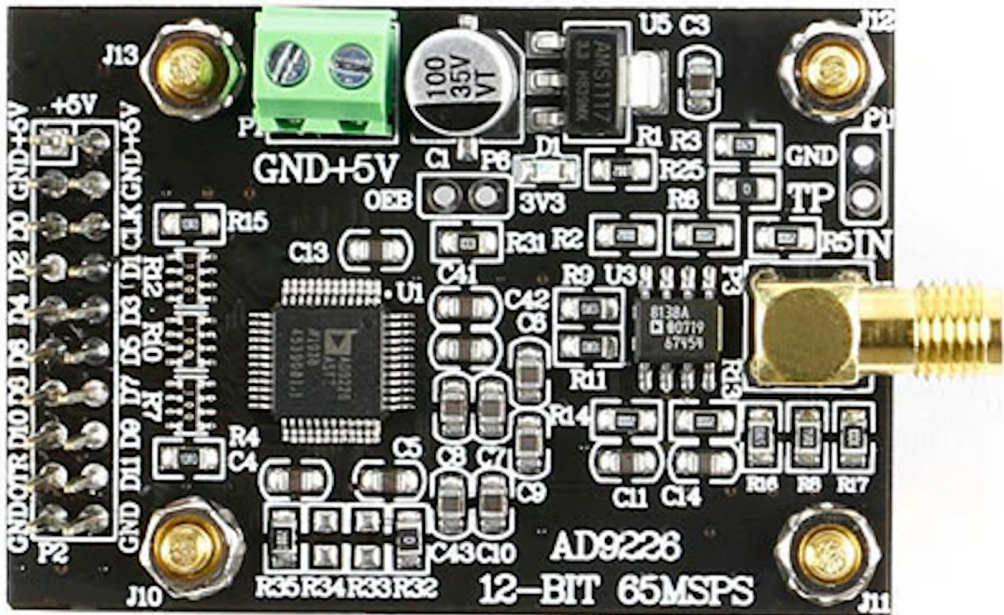
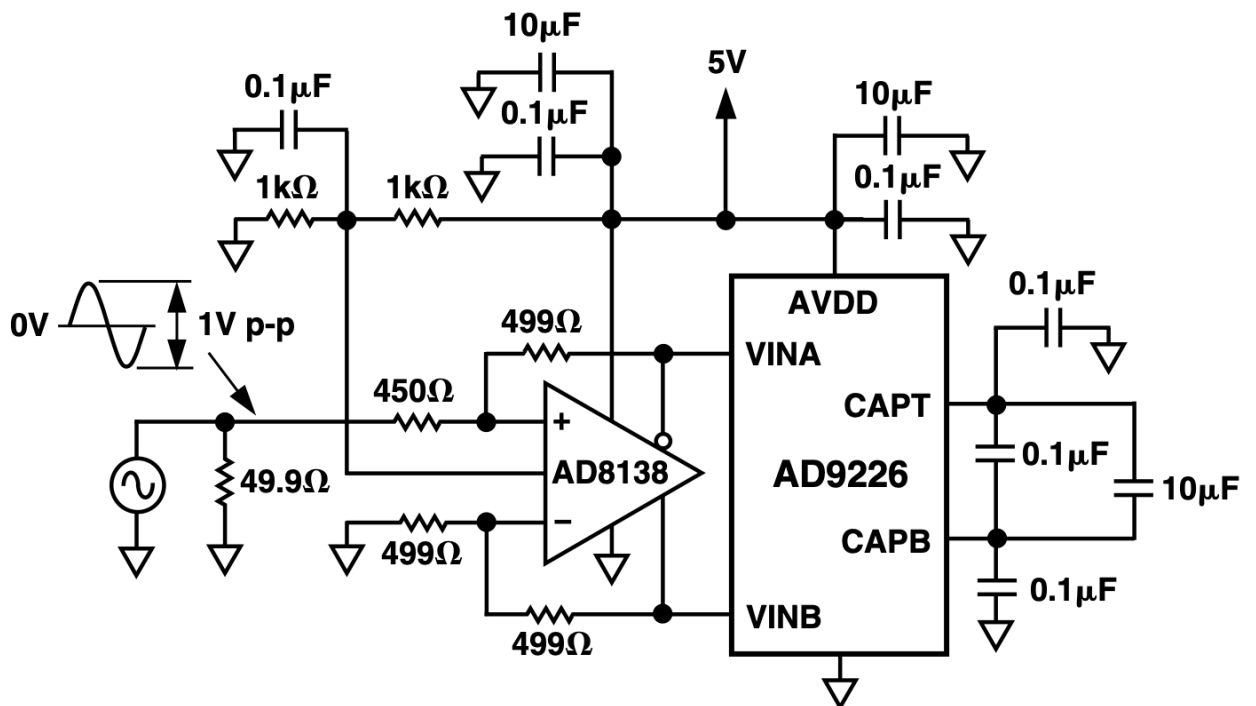


## AD9226 Отладочная плата АЦП на базе AD9226 12 bit, 65 MSPS



Ключевым блоком отладочной платы является микросхема АЦП AD9226 см. техническую документацию на AD9226.

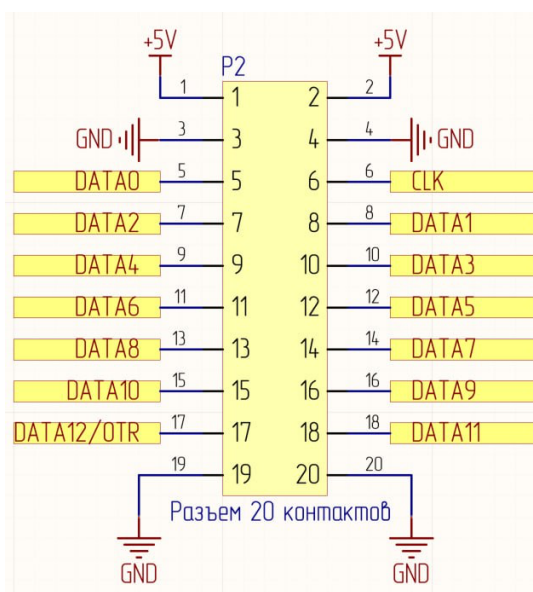


Типовая схема включения AD9226

Таблица технических параметров отладочной платы:

Наименование	Значение	Примечание
Частота дискретизации	65M SPS (Max)	
Количество разрядов АЦП	12 bit	
Диапазон входного напряжения	10 VPP (+/-5V)	Сопротивление 50 Ом
Напряжение питания	5V DC	Min: 4.75V Typ: 5V Max: 5.25V

Протокол	13-разрядный параллельный SPI	
Уровни логических сигналов	3. 3V	
Входное сопротивление	50 Ом	
Количество входных каналов	1 канал	
-3dB Аналоговая полоса пропускания	320 МГц	
Вывод	Параллельные данные	
Вес отладочной платы	16 г	
Габариты отладочной платы	54×37×23мм	Длина X Ширина X Высота платы



Разъем P2 на отладочной плате, схема ключения

Отладочная плата AD9226 может опционально конфигурироваться при помощи установки либо демонтажа резисторов R32, R33, R34, R35 и установки перемычки P6. Конфигурация по умолчанию: 1. Прямой код; 2. Включен стабилизатор тактовой частоты, 3 – Вывод OEB не подключен к +3V3.

R34 - не установлен, R35 – 10кОм: прямой код. Иначе R34 – 10кОм, R35 - не установлен: дополнительный код

R33 - не установлен, R32 – 0 Ом (перемычка): стабилизатор тактовой частоты включен. Иначе R33 – 0 Ом (перемычка), R32 не установлен: стабилизатор тактовой частоты отключен

Таблица выбора режима:

Наименование	Значение	Напряжение
Прямой код	0 -> 2047	-5V -> 0V
	2048 -> 4095	0V -> +5V
Дополнительный код	0 -> 2047	0V -> +5V
	2048 -> 4095	-5V -> 0V