

J-Link - это JTAG эмулятор с питанием от шины USB, поддерживающий большое количество ядер CPU. Основанный на 32-разрядном RISC CPU, он может с высокой скоростью обмениваться данными со всеми поддерживаемыми CPU. J-Link используется в десятках тысяч мест по всему миру для целей разработки и производства (программирования flash памяти).



Поддержка **J-Link** интегрирована в большинство профессиональных IDE, таких как IAR, Keil, Rowley и многие другие.

Наряду с OEM версиями (такими как IAR J-Link, ATMEL SAM-Ice и другие) были проданы более чем 60000 экземпляров J-Links, что позволяет говорить о J-Link как наиболее популярном эмуляторе для ARM ядер и, де-факто, промышленном стандарте.

Отличительные особенности:

- **Поддерживается непосредственная загрузка во flash память** большинства популярных микроконтроллеров;
- Интерфейс USB 2.0;
- Поддерживаемые CPU: Любые ARM7/9/11, Cortex-A5/A8, Cortex-M0/M1/M3/M4, Cortex-R4;
- Поддержка Serial Wire Debug (SWD);
- Поддержка Serial Wire Viewer (SWV);
- Автоматическое распознавание ядра;
- Скорость обмена данными по JTAG до 12 МГц;
- Скорость загрузки до 720 кБайт/сек (ARM7 @ 50 MHz, 12МГц скорость JTAG);
- Тесная интеграция в IAR Embedded Workbench IDE;
- Не нужен дополнительный источник питания, питание осуществляется от шины USB;
- Поддержка адаптивного изменения тактовой частоты;
- Мониторинг всех сигналов JTAG интерфейса, измерение напряжения питания целевой системы;
- Поддержка JTAG-цепочек микросхем;
- Полная совместимость со стандартом plug and play;
- Стандартный 20-контактный JTAG разъем;
- Широкий диапазон напряжения питания: 1,2 В - 3,3В, поддержка сигналов с уровнями 5 В;
- В комплект поставки входят USB кабель и 20- жильный плоский кабель;
- В комплект поставки входит программа просмотра памяти Memory viewer (**J-Mem**);
- В комплект поставки входит TCP/IP сервер, который позволяет использовать J-Link через TCP/IP сети;

- Доступен RDI интерфейс, который позволяет использовать J-Link через программное обеспечение, поддерживающее RDI;
- Доступна автономная программа для программирования Flash памяти (J-Flash);
- Доступна библиотека Flash DLL, которая позволяет реализовать функции программирования flash памяти в пользовательских приложениях;
- Доступен набор разработчика Software Developer Kit (SDK);
- Поддержка Embedded Trace Buffer (ETB);
- Доступен 14-контактный JTAG адаптер;
- Доступен адаптер с оптической гальванической развязкой;
- Возможность питания программируемой системы: J-Link может питать программируемую систему с потребляемым током до 300 мА, и имеет защиту от перегрузок.

Комплектация:

1. USB-JTAG адаптер;
2. USB-кабель;
3. 20-выводный JTAG-кабель.