

K555ЛА11, КМ555ЛА11

Микросхемы представляют собой четыре двухвходовых высоковольтных логических элемента И-НЕ с открытым коллектором. Содержит 36 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 201.14-8, 2102.14-2, масса не более 2,3 г.



Условное графическое обозначение K555ЛА11, КМ555ЛА11

Назначение выводов: 1, 2, 4, 5, 9, 10, 11, 12 - входы; 3, 6, 8, 11 - выходы; 7 - общий; 14 - напряжение питания.

Таблица истинности

Вход		Выход
1	2	3
0	0	1
0	1	1
1	0	1
1	1	0

Примечание. Состояние обеспечивается при подключении резистора между выходом и источником питания.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%

Выходное напряжение низкого уровня:

- при $I_{\text{вых}}^0 = 4 \text{ мА}$ ≤ 0,4 В
- при $I_{\text{вых}}^0 = 8 \text{ мА}$ ≤ 0,5 В

Напряжение блокировки ≤ | -1,5 | В

Ток потребления при низком уровне выходного напряжения ≤ 4,4 мА

Ток потребления при высоком уровне выходного напряжения ≤ 1,6 мА

Входной ток низкого уровня ≤ | -0,4 | мА

Входной ток высокого уровня ≤ 20 мкА

Выходной ток высокого уровня:

- при $U_{\text{вых}}^1 = 12 \text{ В}$ $\leq 50 \text{ мкА}$

- при $U_{\text{вых}}^1 = 15 \text{ В}$ $\leq 1000 \text{ мкА}$

Входной пробивной ток $\leq 0,1 \text{ мА}$

Потребляемая мощность $3,937 \text{ мВт}$

Время задержки распространения сигнала при

включении $\leq 28 \text{ нс}$

Время задержки распространения сигнала при

выключении $\leq 32 \text{ нс}$