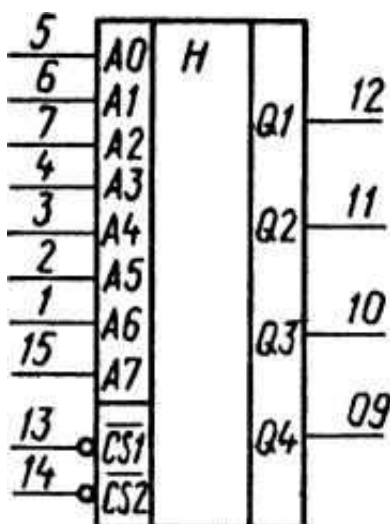


К541РТ1, КР541РТ1

Микросхемы представляют собой однократно программируемое постоянное запоминающее устройство емкостью 1 кбит (256×4). Совместимы по входу и выходу с ТТЛ-схемами. Функциональная схема включает в себя входные схемы адреса, дешифратор, мультиплексор, схемы управления, выходные схемы и накопитель 32 × 32. Корпус типа 402.16-21, масса не более 1 г и 238.16-2, масса не более 2 г.



Условное графическое обозначение К541РТ1, КР541РТ1

Назначение выводов: 1, 2, 3, 4, 5, 6, 7, 15 - адресные входы; 8 - общий; 9, 10, 11, 12 - выходы данных; 13, 14 - входы выбора микросхемы; 16 - напряжение питания.

Таблица истинности

Вход			Выход	Режим работы
$\overline{CS1}$	$\overline{CS2}$	A0-A7	01-04	
М	М	X	1	Хранение
0	0	D	Данные в прямом коде	Считывание

Примечание: М - любая комбинация сигналов CS, кроме 00.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Входной ток низкого уровня	≤ -0,6I мА
Входной ток высокого уровня	≤ 40 мкА
Выходной ток утечки низкого (высокого) уровня	≤ 100 мкА

Ток потребления.....	≤ 100 мА
Удельная потребляемая мощность.....	0,5 мВт/бит
Время выборки адреса	≤ 70 нс
Время выборки разрешения.....	≤ 35 нс
Время восстановления высокого уровня выходных данных после сигнала CS.....	≤ 35 нс
Коэффициент программируемости	0,5
Входная емкость.....	3 пФ
Выходная емкость	6 пФ
Емкость нагрузки	30 пФ

Предельно допустимые режимы эксплуатации

Напряжение питания (постоянное)	≤ 6 В
Входное напряжение	- 0,5... 5,5 В
Емкость нагрузки	≤ 200 пФ
Длительность фронта (спада) входных сигналов	≤ 150 нс
Температура окружающей среды	-10... + 70 °С

Рекомендации по применению

Микросхема поступает потребителю незапрограммированной (в состоянии, соответствующем высокому уровню). Режим программирования обеспечивает разрушение перемычки и запись состояния низкого уровня. ИС может программироваться в течение 10 лет после изготовления.

Программирование производится с помощью генератора программирующих импульсов программатора, обеспечивающего одновременную подачу серии импульсов на программирующий вывод, одновременно являющийся входом сигнала $\overline{CS2}$ (вывод 14), и на вывод напряжения питания. Для обеспечения надежной работы запрограммированной ИС после записи информации микросхему необходимо подвергнуть электротермотренировке с последующим контролем правильности записанной информации путем проверки работоспособности и электрических параметров.

Допустимое значение статического потенциала 100 В.