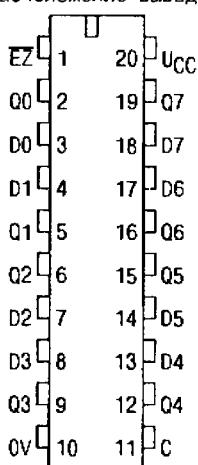


КР1533ИР22 Восьмиразрядный регистр на триггерах с защелкой с тремя состояниями на выходе

Аналог - SN74ALS373

Данная микросхема спроектирована специально для управления большой емкостной или относительно низкоомной нагрузкой. Применение выхода с тремя состояниями и увеличенная нагрузочная способность по сравнению со стандартными микросхемами серии КР1533 обеспечивает возможность работы непосредственно на магистраль в системах с магистральной организацией без дополнительных схем интерфейса. Все это позволяет использовать КР1533ИР22 в качестве регистра, буферного регистра, регистра ввода-вывода, магистрального передатчика и др.

Расположение выводов



01	EZ	Вход разрешения снятия состояния высокого импеданса
02	00	Выход
03	D0	Вход информационный
04	D1	Вход информационный
05	Q1	Выход
06	Q2	Выход
07	D2	Вход информационный
08	D3	Вход информационный
09	Q3	Выход
10	0V	Общий вывод
11	C	Вход тактовый
12	Q4	Выход
13	D4	Вход информационный
14	D5	Вход информационный
15	Q5	Выход
16	Q6	Выход
17	D6	Вход информационный
18	D7	Вход информационный
19	Q7	Выход
20	UCC	Выход питания от источника напряжения

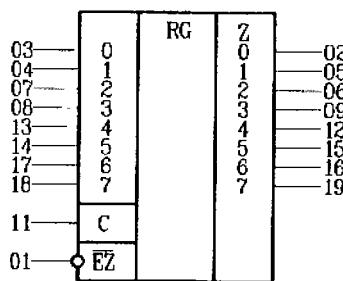
Таблица назначения выводов

Таблица истинности

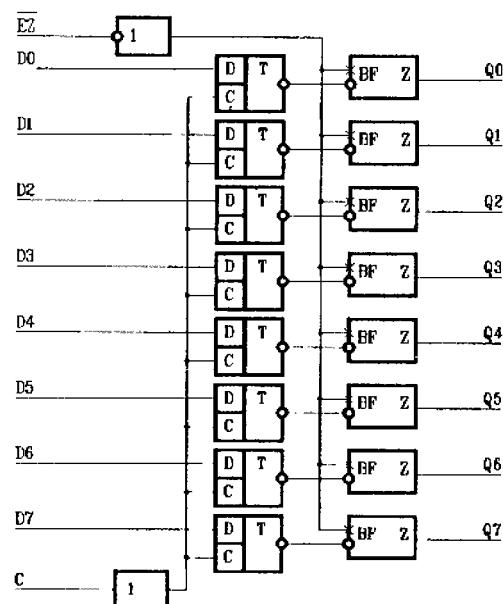
Входы			Выход
EZ	C	D	Q
L	H	H	H
L	H	L	L
L	L	X	Qo
H	X	X	Z

Z - состояние высокого импеданса

Условно-графическое обозначение



Функциональная схема



Базовый элемент микросхемы — D-триггер — спроектирован по типу проходной защелки. При высоком уровне напряжения на входе стробирования информация проходит со входа на выход микросхемы минуя триггер, отсюда высокое быстродействие. При подаче напряжения низкого уровня на вход \bar{C} включается обратная связь и регистр переходит в режим хранения.

Высокий уровень напряжения на входе \bar{E}_Z переводит выходы микросхемы в высокоимпедансное состояние, при этом, однако, в регистр может записываться новая информация или храниться предыдущая. Схема управления третьим состоянием спроектирована таким образом, что при снижении напряжения питания примерно до 3 В она переводит выходы микросхемы в третье состояние вне зависимости от информации на входе \bar{E}_Z . Данная особенность позволяет исключить сквозные токи во время включения и выключения питания при использовании микросхемы в системах с магистральной организацией.

Статические параметры KP1533ИР22

Обозна- чение	Наименование параметра	Норма		Единица измере- ния	Режим измерения
		не менее	не более		
U_{OH}	Выходное напряжение высокого уровня	2,5 2,4		В	$U_{CC}=4,5\text{B}$ $U_{IH}=2,0\text{B}$ $U_{IL}=0,8\text{B}$ $I_{OH}=-0,4\text{mA}$ $I_{OL}=-0,4\text{mA}$ $I_{OL}=-2,6\text{mA}$
U_{OL}	Выходное напряжение низкого уровня		0,4 0,5	В	$U_{CC}=4,5\text{B}$ $U_{IH}=2,0\text{B}$ $U_{IL}=0,8\text{B}$ $I_{OL}=12\text{mA}$ $I_{OL}=24\text{mA}$
I_{IH}	Выходной ток высокого уровня		20	мА	$U_{CC}=5,5\text{B}$ $U_{IH}=2,7\text{B}$
I_{IL}	Выходной ток низкого уровня		1-0,11	мА	$U_{CC}=5,5\text{B}$ $U_{IL}=0,4\text{B}$
I_0	Выходной ток	1-301	1-1121	мА	$U_{CC}=5,5\text{B}$ $U_0=2,25\text{B}$
U_{CDI}	Прямое падение напряжения на антиизвонном диоде		1-1,51	В	$U_{CC}=4,5\text{B}$ $I_1=18\text{mA}$
I_{CCH}	Ток потребления при высоком уровне выходного напряжения		16	мА	$U_{CC}=5,5\text{B}$
I_{CCL}	Ток потребления при низком уровне выходного напряжения		25	мА	$U_{CC}=5,5\text{B}$
I_{CCZ}	Ток потребления в состоянии "выключено"		27	мА	$U_{CC}=5,5\text{B}$ $U_0=2,7\text{B}$
I_{OZH}	Выходной ток высокого уровня в состоянии "выключено"		20	мА	$U_{CC}=5,5\text{B}$ $U_0=2,7\text{B}$
I_{OZL}	Выходной ток низкого уровня в состоянии "выключено"		1-201	мА	$U_{CC}=5,5\text{B}$ $U_0=0,4\text{B}$

Интегральные микросхемы серии КР1533

Динамические параметры КР1533ИР22

Обозна- чение	Наименование параметра	Норма		Единица измере- ния	Режим измерения
		не менее	не более		
t_{PLH}	Время задержки распространения сигнала при выключении — по входу D — по входу C		12 22	нс	$U_{CC}=5,0V \pm 10\%$ $C_L=50pF$ $t=2nC$ $R_L=0,5k\Omega$
t_{PHL}	Время задержки распространения сигнала при включении — по входу D — по входу C		16 23	нс	$U_{CC}=5,0V \pm 10\%$ $C_L=50pF$ $t=2nC$ $R_L=0,5k\Omega$
t_{PZH} t_{PZL}	Время задержки распространения сигнала при переходе из состояния "выключено" — в состояние высокого уровня — в состояние низкого уровня		20 18	нс	$U_{CC}=5,0V \pm 10\%$ $C_L=50pF$ $t=2nC$ $R_L=0,5k\Omega$
t_{PHZ} t_{PLZ}	Время задержки распространения сигнала при переходе в состояние "выключено" — из состояния высокого уровня — из состояния низкого уровня		40 30	нс	$U_{CC}=5,0V \pm 10\%$ $C_L=50pF$ $t=2nC$ $R_L=0,5k\Omega$ уровень отсчета на выходе 2,1В уровень отсчета на выходе 0,7В

Предельно допустимые электрические режимы эксплуатации приведены в Приложении 1 в табл. 9.

Для справки:

- емкость входа — не более 5 пФ;
- емкость выхода — не более 7 пФ;
- допускается подключение к выходам емкости не более 500 пФ, при этом нормы на динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения I_O , U_{CDI} не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс, а по входу С — не более 150 нс.

Параметры временной диаграммы работы:

- длительность импульса положительной полярности по входу С — не менее 10 нс;
- время опережения уставки информации по D входам относительно среза импульса на входе С — не менее 10 нс;
- время удержания информации по D входам относительно среза импульса на входе С — не менее 7 ис;

Дополнительная информация:

- технические условия БК0.348.806-26ТУ.