ОАО «ОКБ «Экситон»

142500 г. Павловский Посад Московской обл., ул. Интернациональная, д.34а

Тел. 8-(49643)-2-31-07, 8-(49643)-7-04-07

<u>www.okbexiton.ru</u> E-mail: <u>okbexiton@mail.ru</u>



1564TM8 ЭΠ

Аналог 54НС175.

Четыре D-триггера с прямыми и инверсными выходами.

Технология – КМОП Змкм процесс.

Технические условия исполнения АЕЯР.431200.424-18ТУ

Предназначены для применения в радиоэлектронной аппаратуре специального назначения.

Краткие основные характеристики:

Диапазон напряжений питания от 2В до 6В.

Предельное напряжение питания до 7.0В.

Номинальный диапазон рабочих температур от -60°C до +125°C.

Максимальная тактовая частота ≤35МГц при Ucc=6B, CL =50 пФ, T=25°C.

Выходное напряжение низкого уровня ≤0.26В при Ucc=6В, Io=5.2мА, T=25°C.

Выходное напряжение высокого уровня ≥5.48В при Ucc=6B, Io=5.2мA, T=25°C.

Предельное знач. входного и выходного напряжений от -0.5B до (Ucc+0.5)B.

Стойкость к воздействию спецфакторов по группам исполнения:

7И1-3Ус, 7И6-2Ус, 7И7-5Ус, 7С1-1Ус, 7С4-5Ус, 7К1-1К, 7К4-1К для диапазона напряжения питания от 2В до 6В.

7И1-3Ус, 7И6-2х5Ус, 7И7-5Ус, 7С1-4Ус, 7С4-5Ус, 7К1-1К, 7К4-1К для диапазона напряжения питания от 3В до 6В.

Рис. 1. Условное графическое обозначение микросхем 1564TM8 ЭП

_4	D1	TT	Q1	2 3
5	D2	4	<u>Q1</u> (7
12	DZ		$\frac{Q^2}{Q^2}$	6
-	D3		Q3 Q3 (11
13	D4		Q4 Q4 (15
9	CLK CLR		Vcc 0V	16

Таблица назначения выводов микросхем 1564TM8 ЭП

№ вывода	Обозна- чение вывода	Обозначение вывода (в соответствии со схемой электрической)	Назначение вывода
1	CLR	CLR	Вход установки «0»
2	Q1	Q1	Выход первого триггера
3	Q1	QN1	Выход инверсный первого триггера
4	D1	D1	Вход первого триггера
5	D2	D2	Вход второго триггера
6	Q2	QN2	Выход инверсный второго триггера
7	Q2	Q2	Выход второго триггера
8	0V	0V	Общий
9	CLK	CLK	Вход тактовый
10	Q3	Q3	Выход третьего триггера
11	Q3	QN3	Выход инверсный третьего триггера
12	D3	D3	Вход третьего триггера
13	D4	D4	Вход четвертого триггера
14	Q4	QN4	Выход инверсный четвертого триггера
15	Q4	Q4	Выход четвертого триггера
16	Vcc	Vcc	Питание

Таблица истинности микросхем 1564ТМ8 ЭП

Входы			Выходы		
CLR	CLK	D	Q	ΙQ	
L	Χ	Χ	L	Н	
Н	↑	Н	Н	L	
Ι	↑	L	١	Ι	
Н	L	X	Q0	Q	

Н - высокий уровень

L - низкий уровень X - любое состояние

 \uparrow - <u>пе</u>реход с низкого уровня на высокий Q0, Q0 - предыдущее состояние

Таблица электрических параметров микросхем 1564ТМ8 ЭП при приемке и поставке

Таблица электрических параметров микросхем				
Наименование параметра,	Буквенное	Норма параметра		Темпера-
единица измерения,	обозначение			тура
режим измерения	параметра	не менее	не более	среды, °С
1. Максимальное выходное напряжение низкого				
уровня, В, при:	UoL max		0,10	25±10,
Ucc=2,0 B, UiL=0,3 B, Uiн=1,5 B, Io=20 мкА		-	0,10	-60, [′]
Ucc=4,5 B, UiL=0,9 B, Uiн=3,15 B, Io=20 мкА			0,10	125
Ucc=6,0 B, UiL=1,2 B, Uiн=4,2 B, Io=20 мкА			,	
			0,26	25±10
Ucc=4,5 B, UiL=0,9 B, Uiн=3,15 B, Io= 4,0 мА		-	0,40	-60
			0,40	125
			0,26	25±10
Ucc=6,0 B, UiL=1,2 B, Uiн=4,2 B, Io= 5,2 мА		-	0,40	-60
			0,40	125
2. Минимальное выходное напряжение высокого			,	
уровня, В, при:	Uон min	1,9		25±10,
Ucc=2,0 B, UiL=0,3 B, Uiн=1,5 B, Io=20 мкА		4,4	_	-60,
Ucc=4,5 B, UiL=0,9 B, Uiн=3,15 B, Io=20 мкА		5,9		125
Ucc=6,0 B, UiL=1,2 B, Uiн=4,2 B, Io=20 мкА				
		3,98		25±10
Ucc=4,5 B, UiL=0,9 B, Uiн=3,15 B, Io= 4,0 мА		3,7	-	-60
		3,7		125
		5,48		25±10
Ucc=6,0 B, UiL=1,2 B, Uiн=4,2 B, Io= 5,2 мА		5,20	-	-60
		5,20		125
3. Входной ток низкого уровня, мкА,			/ -0,1/	25±10
при: Ucc = 6,0 В,	li∟	-	/ -0,1/	-60
Uiн = Ucc, UiL =0 В			/ -1,0/	125
4. Входной ток высокого уровня, мкА,			0,1	25±10
при: Ucc = 6,0 В,	liн	-	0,1	-60
Uiн = Ucc, Ui∟ =0 В			1,0	125
5. Ток потребления ,мкА,			8,0	25±10
при: Ucc = 6,0 В,	Icc	-	160	-60
Uiн = Ucc, UiL =0 В			160	125
6. Динамический ток потребления, мА,	la			
при: Ucc = 6,0 B, f = 1,0 МГц	locc	-	0,75	25±10
7. Максимальная тактовая частота, МГц,		6		25±10
при: Ucc=2,0 B, CL =50 пФ	fcmax	4	_	-60
, , , , , , , , , , , , , , , , , , , ,		4		125
-	1	30		25±10
Ucc=4,5 B, CL =50 пФ		20	_	-60
, ,		20		125
	-	35		25±10
Ucc=6,0 B, CL =50 пФ		24	_	-60
, ,		24	-	125
		۷4		120

Продолжение таблицы

Наиі	менование па	араметра,	Буквенное	•	араметра	Темпера-
единица измерения,		обозначение	обозначение		тура	
режі	им измерения	1	параметра	не менее	не более	среды, °С
8. Bpen	ія задержки	распространения при			210	25±10
	чении (выклю		tpн∟1	-	225	-60
при:	Ucc=2,0 B,	CL =50 пФ	(tpьн1),		225	125
			tpн∟2		42	25±10
	Ucc=4,5 B,	С∟ =50 пФ	(tрьн2)	-	45	-60
					45	125
-	Ucc=6,0 B, CL =50 пФ				37	25±10
			-	50	-60	
					50	125
_					175	25±10
	II 00D 0: 50 ±		-	242	-60	
при:	Ucc=2,0 B,	СL =50 пФ	tрн∟3		242	125
-			(tр∟н3)		35	25±10
	Ucc=4,5 B, CL =50 пФ		-	49	-60	
_				49	125	
					30	25±10
	Ucc=6,0 B,	СL =50 пФ		-	42	-60
	UCC-6,0 Β, CL -50 ΠΨ			42	125	
				15,0		
				(вывод 9)		
9. Входная емкость, пФ, при: Ucc=0 В			Ci	-	10,0	25±10
					(выводы 1,	
					4, 5, 12, 13)	

tpнL1, tpLн1 – от входа CLK к выходам \underline{Q} tpнL2, tpLн2 – от входа CLK к выходам \overline{Q} _ tpнL3, tpLн3 – от входа CLR к выходам Q и Q

Обозначение микросхем при заказе (в договоре на поставку)

1564ТМ8Т ЭП АЕЯР.431200.424-18ТУ

При заказе микросхем, предназначенных для автоматической сборки (монтажа) аппаратуры, после обозначения ТУ ставят букву «А»:

1564ТМ8Т ЭП АЕЯР.431200.424-18ТУ А

Обозначение микросхем при заказе в бескорпусном исполнении на общей пластине: Б1564TM8-4ЭП АЕЯР.431200.424-18ТУ

Варианты конструктивного исполнения для поставок заказчику:

- в корпусе типа 402.16-33НБ с никелевым покрытием;
- в корпусе типа 402.16-33.03 с золотым покрытием;
- кристаллы без корпуса и без выводов.

Возможно иное исполнение по требованиям Заказчика.

16 выводов 0.45 - 0.14

16 меш 27 от 1.18 - 0.3

1.18 - 0.3

2.45 max

Рис. 2. Корпус 402.16-33 размеры в миллиметрах

- А длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.
- Б ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
- В допускается поставка изделий без технологической перемычки В по согласованию с потребителями.

Для более полной информации о микросхеме использовать AEЯP.431200.424ТУ и AEЯP.431200.424-18ТУ, КСНЛ.431253.005ЭЗ, КСНЛ.431253.005ТБ1.