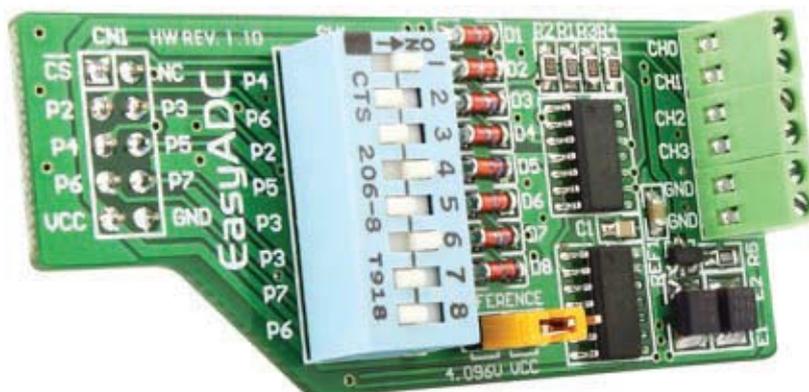


## ME-EASYADC BOARD

Дочерняя плата EASYADC используется для преобразования аналогового сигнала в соответствующее 12-битной цифровое число. Аналоговый сигнал подается через четыре отдельных канала. Связь между дополнительной платой и микроконтроллером осуществляется через последовательный периферийный интерфейс (SPI).

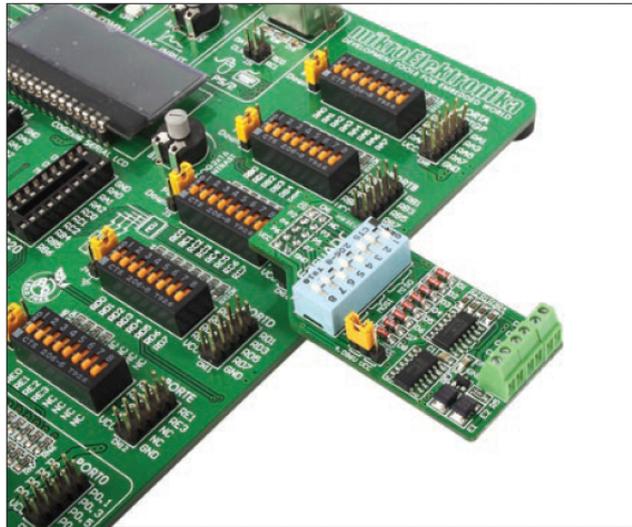


### Основные возможности:

- Разрешение 12 бит;
- SPI последовательный интерфейс (режимы 0,0 и 1,1);
- 100 тыс. преобразований в секунду макс. частота дискретизации на VDD = 5 V;
- 50 тыс. преобразований в секунду макс. частота дискретизации на VDD = 2.7V;
- Одиночное питания: 2.7В - 5.5В; и т.д.

## Как подключить плату?

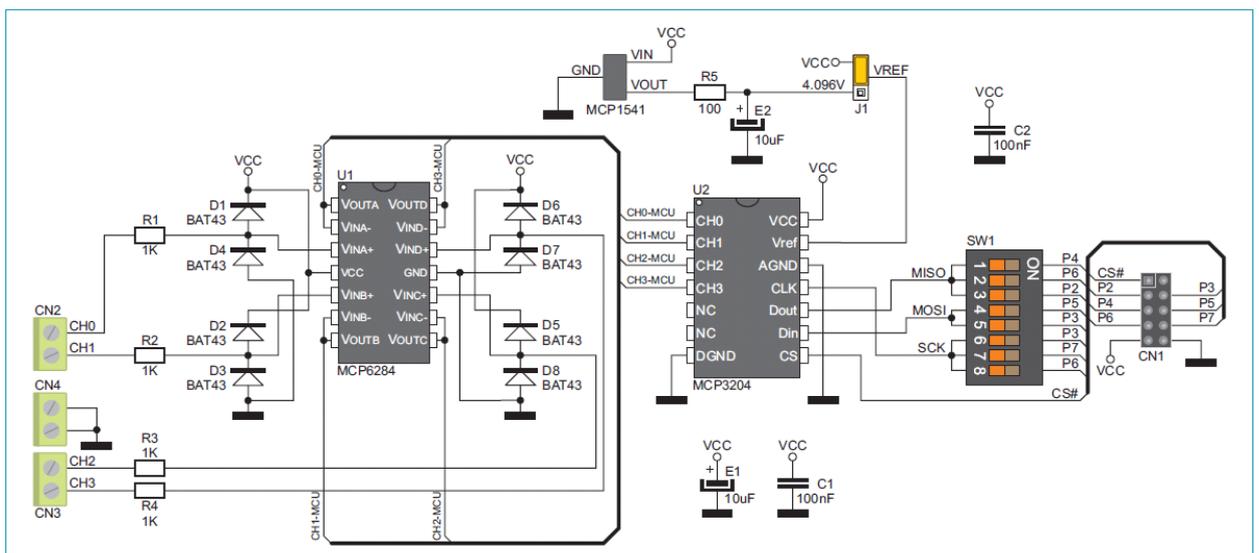
Плата EASYADC подключается к отладочной системе через разъем 2x5. Две винтовые клеммы CN2 и CN3 используются для подачи сигнала и его преобразования, в то время как разъем CN4 используется для заземления. DIP-переключатель SW1 используется для выбора подключения к отладочной системе. Перемычка J1 используется для выбора опорного напряжения (VREF). Когда перемычка находится J1 в 4.096V положении, на контакт VREF подается 4.096В, когда перемычка J1 в VCC положении, на контакт VREF подается VCC напряжение.



## Положение DIP переключателя SW1 для соответствующей отладочной системы

	MISO	MOSI	SCK
PIC	1 (P4)	4 (P5)	6 (P3)
dsPIC	3 (P2)	5 (P3)	8 (P6)
AVR-8051	2 (P6)	4 (P5)	7 (P7)

## Схематическое подключение EASYADC



Размеры платы:

