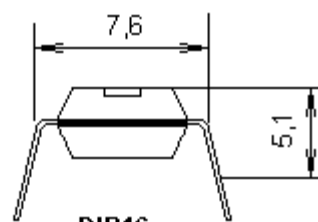


*Четырехразрядный двоичный/двоично-десятичный реверсивный счетчик с предварительной установкой*

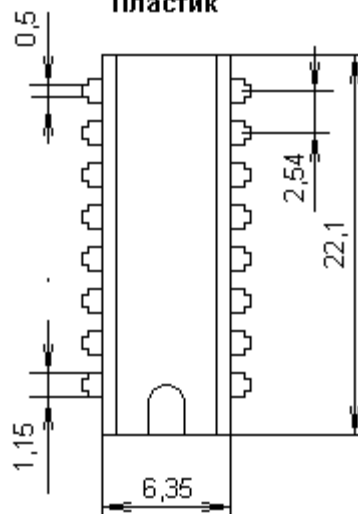
1	E	СТ2/ СТ10	Q	N	Назначение	N	Назначение
4	1D		1	выв.		выв.	
12	2		2	1	Вход разрешения установки	9	Вход двоичный/двоично-десятичный 2/10
13	4		2	2	Выход	10	Вход сложения/вычитания 1
3	8		4	3	Вход	11	Выход
5	oP0		8	4	Вход	12	Вход
15	C		2	5	Вход переноса	13	Вход
10	+1		8	6	Выход	14	Выход
9	-1		7	7	Выход переноса	15	Вход тактовый
	2/10			8	Общий	16	Исс

*Таблица истинности*

Перенос	Сложение/ вычитание	Разрешение установки	Десятичный / двоично- десятичный	Режим работы
$\overline{P0}$	$\pm 1$	V	2/10	
1	X	0	X	Запрещение счета
0	1	0	1	Сложение в двоичном режиме
0	1	0	0	Сложение в двоично-десятичном режиме
0	0	0	1	Вычитание в двоичном режиме
0	0	0	0	Вычитание в двоично-десятичном режиме
X	X	1	X	Предварительная установка по входам D



DIP16  
Пластик



Тип микросхемы	K561IE14
Фирма производитель	СНГ
Функциональное назначение	4-разрядный двоично/двоично-десятичный счетчик
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	CLK-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
ТрНL tip, нс при Vdd=5В	65
ТрLH tip, нс при Vdd=5В	60
ТрНL max, нс при Vdd=5В	150
ТрLH max, нс при Vdd=5В	150
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
ТрНL tip, нс при Vdd=10В	25
ТрLH tip, нс при Vdd=10В	31
ТрНL max, нс при Vdd=10В	59
ТрLH max, нс при Vdd=10В	62
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
ТрНL tip, нс при Vdd=15В	18
ТрLH tip, нс при Vdd=15В	23
ТрНL max, нс при Vdd=15В	39
ТрLH max, нс при Vdd=15В	41
Корпус	16DIP