

## СВЕДЕНИЯ О ПРИЕМКЕ

Микросхема интегральная 564ЛН2 ВК соответствует техническим условиям АЕЯР.431200.150-02 ТУ; ОСМ564ЛН2 ВК - АЕЯР.431200.150-02 ТУ и ПО.070.052 и признаны годными для эксплуатации.

Приняты по извещению №\_\_\_\_\_ от \_\_\_\_\_  
Дата \_\_\_\_\_

Штамп ОТК                    Штамп представителя заказчика

Перепроверка произведена \_\_\_\_\_  
Дата \_\_\_\_\_

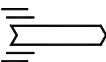
Приняты по извещению №\_\_\_\_\_ от \_\_\_\_\_  
Дата \_\_\_\_\_

Штамп ОТК                    Штамп представителя заказчика

## УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

«ВНИМАНИЕ-Соблюдайте меры предосторожности при работе – ПРИБОРЫ, ЧУВСТВИТЕЛЬНЫЕ К СТАТИЧЕСКОМУ ЭЛЕКТРИЧЕСТВУ».

Допустимое значение статического потенциала 100 В.



## МИКРОСХЕМЫ 564ЛН2 ВК, ОСМ564ЛН2 ВК

Код ОКП : 6331313215 – 564ЛН2 ВК, ОСМ564ЛН2 ВК

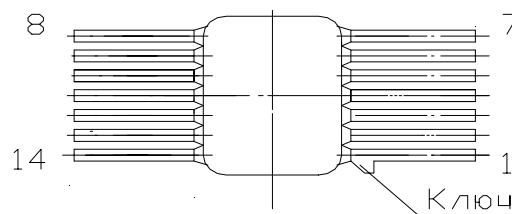
### ЭТИКЕТКА

ЛСАР.431270.002 ЭТ

Микросхемы интегральные 564ЛН2 ВК, ОСМ564ЛН2 ВК – шесть логических элементов «НЕ».

Шифр кода маркировки микросхемы 564ЛН2 ВК – 1КЛН2 в соответствии с АЕЯР.431200.150 ТУ; ОСМ564ЛН2 ВК – ОСМ1КЛН2 в соответствии с АЕЯР.431200.150 ТУ и ПО.070.052.

### Схема расположения выводов



Нумерация выводов показана условно.

Ключ показывает начало отсчета выводов.

Масса не более 1,0 г.

### Таблица назначения выводов

Обозначение вывода	Назначение вывода
1	Вход A1
2	Выход Q1
3	Вход A2
4	Выход Q2
5	Вход A3
6	Выход Q3
7	Общий
8	Выход Q4
9	Вход A4
10	Выход Q5
11	Вход A5
12	Выход Q6
13	Вход A6
14	Питание Ucc

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ				НАДЕЖНОСТЬ
при температуре (25 ± 5)° С				
Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма		Минимальная наработка (Тнм) микросхем в режимах и условиях допускаемых ТУ, - 100000 ч, а в облегченных режимах при: Ucc=5 410 В; C <sub>L</sub> ≤500 пФ; 10,2 В/U <sub>I</sub> / минус 0,2 В - 120000ч.
		не менее	не более	
Выходное напряжение низкого уровня, В	U <sub>OL</sub>	-	0,01	Гамма-процентный ресурс (Тργ) микросхем при γ=95% 200000 ч
Выходное напряжение высокого уровня ,В	U <sub>OH</sub>	9,99	-	Минимальный срок сохраняемости микросхем (Тсм) при их хранении:
Входной ток низкого уровня и высокого уровня, мкА	I <sub>IL</sub> I <sub>IH</sub>	-	0,05	- в отапливаемом хранилище или в хранилище с регулируемыми влажностью и температурой или местах хранения микросхем, вмонтированных в защищенную аппаратуру, или находящихся в защищенном комплекте ЗИП, - 25 лет;
Выходной ток низкого уровня, мА, при: Uo=0,5 В	I <sub>OL</sub>	8,0	-	- в неотапливаемом хранилище – 16,5 лет;
Выходной ток высокого уровня, мА, при: Uo=9,5 В	I <sub>OH</sub>	1,25	-	- под навесом и на открытой площадке, вмонтированными в аппаратуру ( в составе незащищенного объекта), или в комплекте ЗИП – 12,5 лет.
Ток потребления выходного напряжения низкого уровня и высокого уровня, мкА	I <sub>CCL</sub> I <sub>CHH</sub>	-	0,5	Срок сохраняемости исчисляется с даты изготовления, указанной на микросхеме.
Время задержки распространения сигнала при включении и выключении, нс, при: C <sub>L</sub> = 50 пФ	t <sub>PHL</sub> t <sub>PLH</sub>	-	50 90	<b>ГАРАНТИИ ИЗГОТОВИТЕЛЯ</b>
Остальной режим измерения при: Ucc = 10 В; U <sub>IH</sub> = 10 В; U <sub>IL</sub> = 0				
Содержание драгоценных металлов в 1000 шт. микросхем:				
- золото				
Цветных металлов не содержится.				